

SailWind 是一款由派兹互连团队创新开发的国产自主的 EDA 软件。继承了西门子 PADS 软件在成熟商用市场的技术沉淀和生态积累，融合了国内终端客户及生产制造企业的设计需求，构建了完整的产业链工具系统，实现了从设计到生产的高效对接。



SailWind 桌面自动化设计解决方案提供了简单易用的环境，可帮助您化解日常遇到的 PCB 设计挑战。利用 SailWind，不仅可以更快、更好地完成工作，还能节省成本，还可以接连 AI 踏上人工智能的便利快车。SailWind 面向需要设计流程更为完善且包含高级工具集的独立工程师，其中配备了增强的 Layout，可全面满足在快速创建高质量 PCB 时的一切需求。

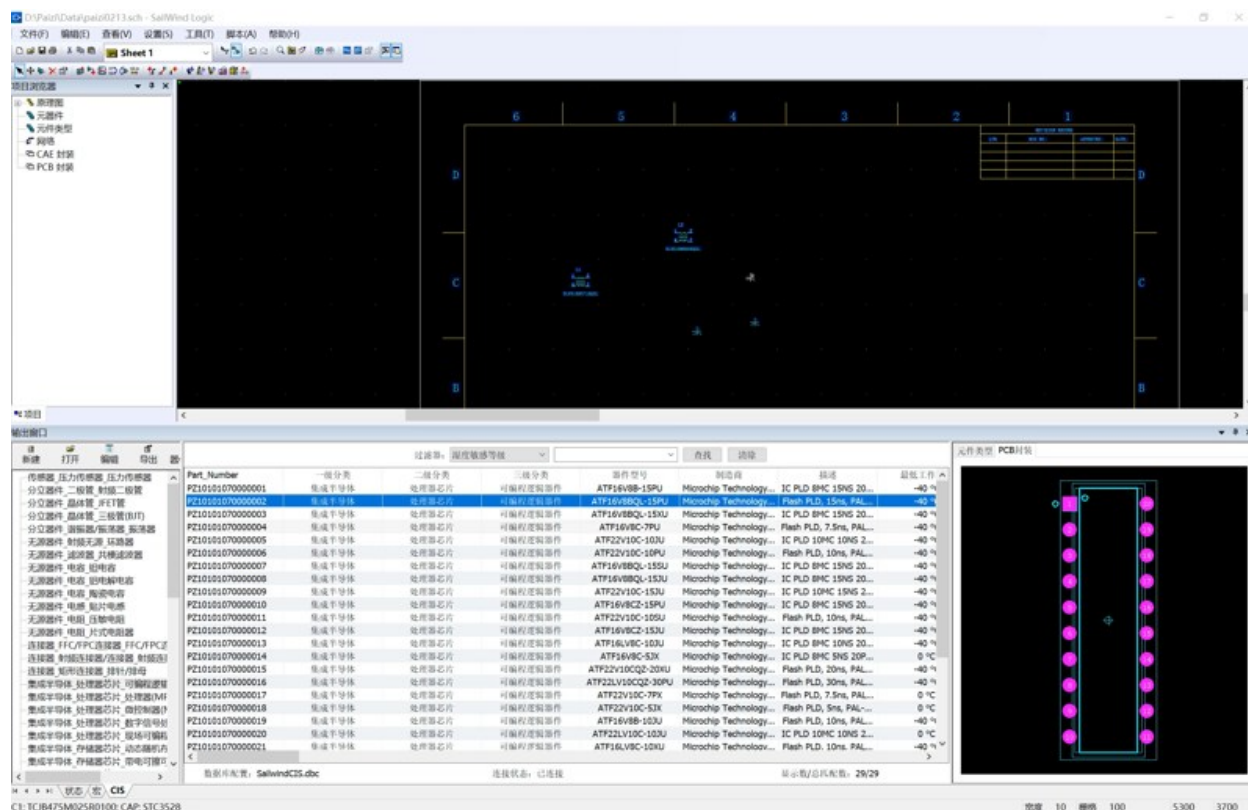
原理图设计

SailWind 包含各种系统设计输入和定义功能。直观的项目和设计导航、启动库,以及先进的设计属性和设计规则管理,简化了原理图的输入和定义。

针对 Layout 和布线的完整正向和反向标注,以及针对信号完整性分析的直接链接,可有效提升工作效率和生产率。

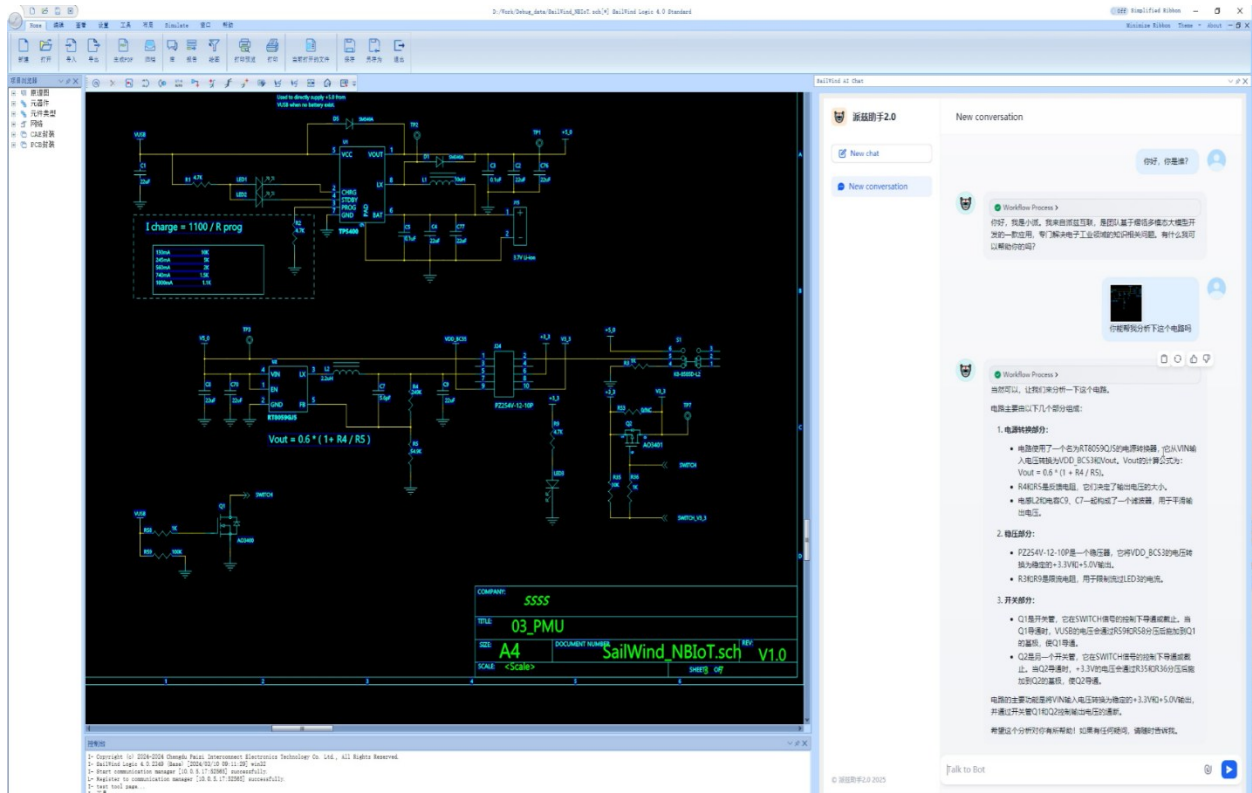
SailWind CIS

数据库包含了所有器件的属性信息,比如公司已经拥有的物料数据库,里面有记录采购来的零件数据,包含零件名称,类型参数,供应商,价格,库存数量等信息,当使用 CIS 的时候,可以在 SailWind Logic 中依据这些项目的值进行查看、筛选需要的零件,并放置到原理图中,被放置的符号,具有一些附加属性,可以更详细的描述器件。



智能原理图

使用 API 对话框连通基于熠瓴大模型的电路图信息识别，进行识别电路工作原理、推荐电路应用场景、电路优化推荐方案、国产替代方案建议和历史成熟方案复用等 AI 辅助工作，便利快速创建及修改原理图设计。



国产电子系统设计集成化平台

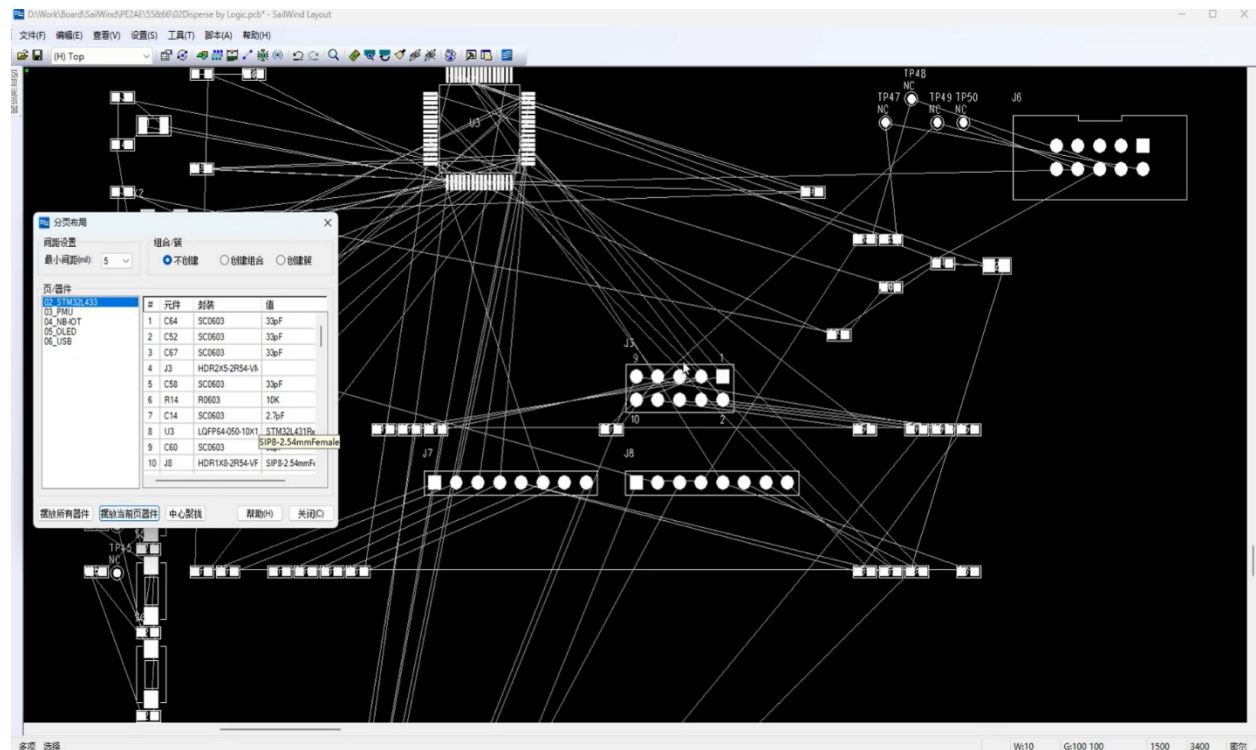
简单易用的原理图与 PCB 设计转换器可以把您当前工具集（不论是 Allegro®、Altium® Designer、CADSTAR®、OrCAD®、P-CAD®还是 Protel®）中的库和原理图导入 SailWind 中来。

PCB Layout

利用 SailWind 提供的高级 Layout 和布线功能，可节省大量的设计时间。通过将高级设计规则与实时设计规则检查和双向交互显示配合使用，可确保电路板遵循设计规范。借助 SailWind，可以消除设计原型和制造后成本高昂的更改费用。分割和混合平面的创建和修改也很轻松，并使得自定义热连接变得轻而易举。射频功能包括用于轻松创建共面波导的过孔缝合，以及根据您的规则填充包含过孔的区域的功能。此外，还支持导入复杂的射频形状和倒角。您还可以利用物理设计复用，通过重复通道设计中已完成布局和布线的复杂电路，或者复制电路用于创建新设计，来达到节省大量时间的目的。此外还包括自动尺寸标注、将 DXF 直接导入到电路板和元件库编辑器、高级制造验证工具、装配派生设计功能以及 3D 显示和编辑等功能。

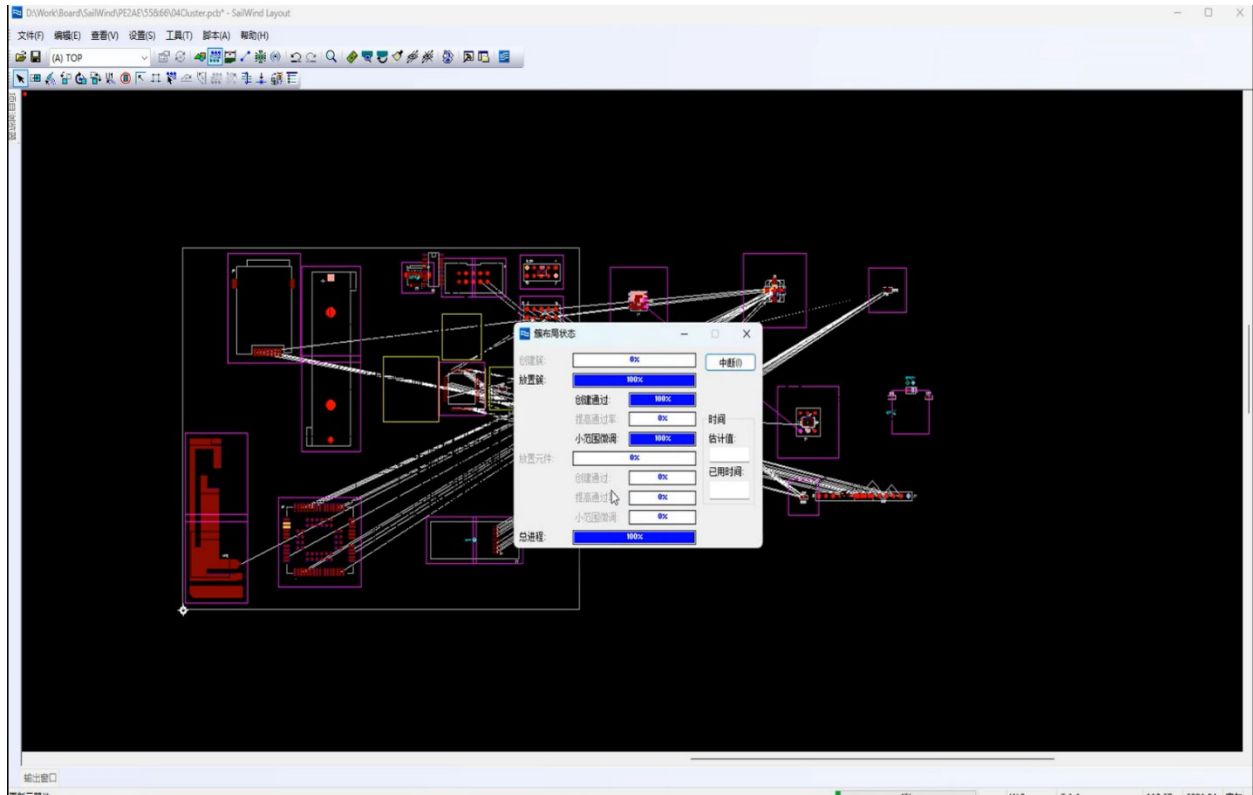
自动分页模块化

可自动按原理图分页摆放所有器件、原理图页面自动创建模块簇或组合快速分类放置器件和支持元件摆放的最小间距设置。



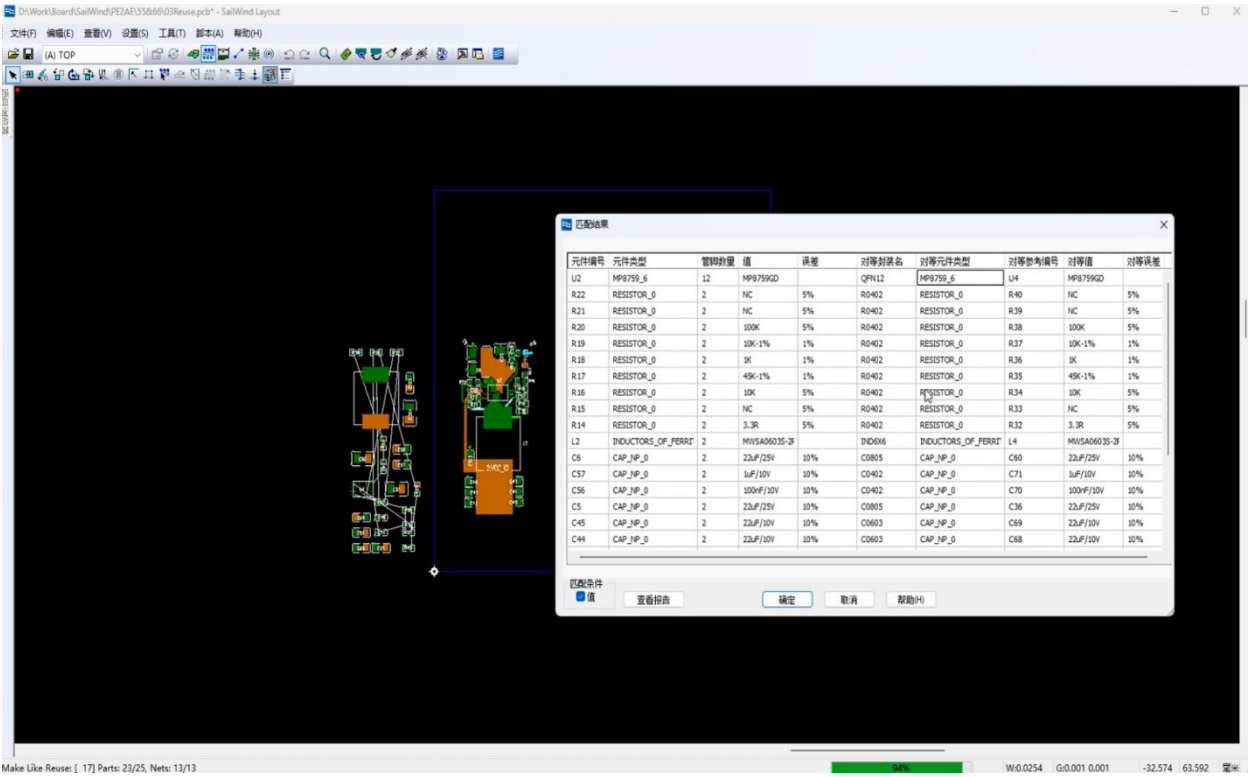
模块化自动布局

一键生成模块化布局，可设定算法的迭代次数，评估布局方案，整体模块布局后，再进行精细化布局设计，以便於快速评估不同形状板框情况下的布局方案，全自动化评估流程，相比传统的布局方法评估时间提升 10 倍以上。



智能模块复用增强

基於 PADS PDR 增加支持开关匹配条件，提高复用成功率，可快速调用已有复用模块，缩短设计时间，提高生产率，确保产品质量，提升整个 PCB 设计过程的工作效率。



AI 智能建库

AI 智能建库工具, 可快速进行符号创建、封装创建、3D 模型、属性创建, 支持 PDF 文件批量建库。

